

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2002-094478

(43)Date of publication of application : 29.03.2002

(51)Int.CI. H04J 3/14
H04L 29/14

(21)Application number : 2000-275802

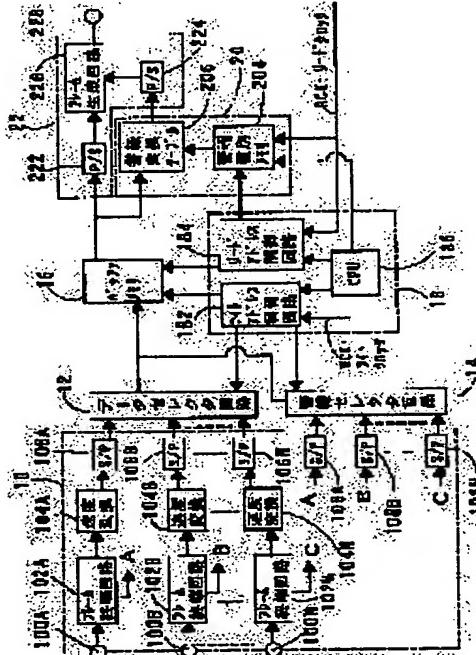
(71)Applicant : KYUSHU ANDO DENKI KK

(22)Date of filing : 12.09.2000

(72)Inventor : KIKUKAWA YOSHIHIRO
TAKAHASHI KENJI**(54) MULTIPLEXING DEVICE****(57)Abstract:**

PROBLEM TO BE SOLVED: To report alarm information for each terminal to a network node device, when multiplexing data from a plurality of terminals and transmitting the data to a leased line connected to predetermined network.

SOLUTION: An input conversion section 10 terminates data from each terminal for detecting its pulling out of synchronism or data error and generates its alarm bit. An alarm selector circuit 14 selects a corresponding alarm bit, in response of data selected by a data selector circuit 12. The selected corresponding data and the alarm bit are written into the same address as in a buffer memory 16, and are further read simultaneously. The alarm bit is converted into an alarm signal that can be identified in a network side, including the type of its terminal by an alarm conversion table 206. The alarm signal is inserted into the status byte of a frame, corresponding to each terminal of the transmission frame in a multi-frame configuration by a frame generating circuit 226 and is notified to the network.

**LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号
特開2002-94478
(P2002-94478A)

(43)公開日 平成14年3月29日(2002.3.29)

(51)Int.Cl.
H 04 J 3/14
H 04 L 29/14

識別記号

F I
H 04 J 3/14
H 04 L 13/00

テマコト[®](参考)
Z 5 K 0 2 8
3 1 3 5 K 0 3 5

審査請求 未請求 請求項の数5 OL (全12頁)

(21)出願番号 特願2000-275802(P2000-275802)

(22)出願日 平成12年9月12日(2000.9.12)

(71)出願人 599089239
九州安藤電気株式会社
熊本県上益城郡益城町大字田原2081番地28
(72)発明者 菊川 義浩
熊本市上水前寺一丁目6番41号 九州安藤
電気株式会社内
(72)発明者 高橋 貴司
熊本市上水前寺一丁目6番41号 九州安藤
電気株式会社内
(74)代理人 100092163
弁理士 穴見 健策

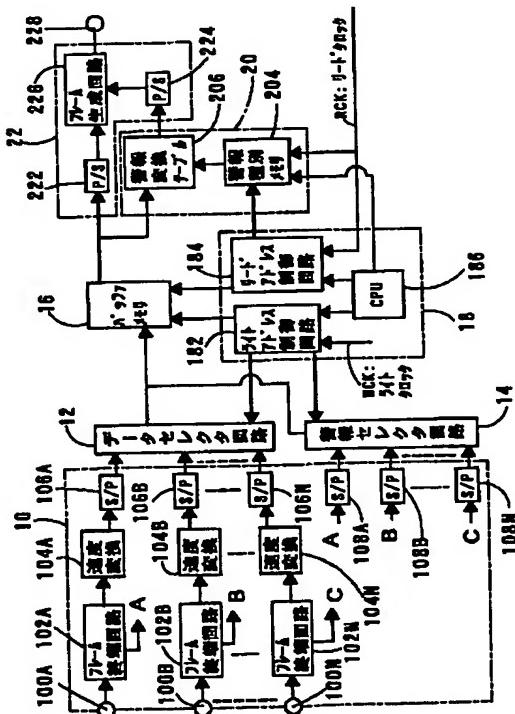
最終頁に続く

(54)【発明の名称】 多重化装置

(57)【要約】

【課題】 複数の端末からのデータを所定の網に接続された専用線に多重化して伝送する際にそれぞれの端末毎の警報情報を網のノード装置に通知する。

【解決手段】 入力変換部10はそれぞれの端末からのデータを終端してその同期はずれまたはデータ誤りを検出して、その警報ビットを生成する。警報セレクタ回路14はデータセレクタ回路12により選択されたデータに応じて、これに対応する警報ビットを選択する。選択された対応のデータと警報ビットはバッファメモリ16の同じアドレスに書き込まれ、さらに同時に読み出される。警報ビットは警報変換テーブル206によりその端末の種別を含む網側において識別可能な警報信号に変換される。警報信号はフレーム生成回路226によりマルチフレーム構成の伝送フレームのそれぞれの端末に対応するフレームのステータスバイトに挿入されて網に通知される。



1

【特許請求の範囲】

【請求項1】 複数の端末からのデータを多重化して、該多重化信号を所定の通信網に接続された専用線を介して伝送する多重化装置において、
 それぞれの端末からのデータを入力する入力手段であって、それぞれのデータを終端して端末側の異常を表わす
 替報ビットをそれぞれ検出する替報検出手段を含む入力
 手段と、
 該入力手段からのそれぞれのデータを多重化する際の所
 定の順序により選択するデータ選択手段と、
 該データ選択手段により選択したデータの順序に応動して前記替報検出手段によって検出した替報ビットをそれ
 ぞれ選択する替報ビット選択手段と、
 前記データ選択手段からのデータおよび前記替報ビット
 選択手段からの替報ビットを一時蓄積するバッファ手段
 と、
 前記データ選択手段および前記バッファ手段を制御して所定の並びの多重化信号を形成する制御手段であって、さらに前記替報ビット選択手段および前記バッファ手段を制御して前記替報ビット選択手段により選択した替報ビットをそれぞれ前記バッファ手段の対応のデータを記憶した対応のアドレスに書き込みおよび読み出す制御手段と、
 前記バッファ手段からデータとともに読み出された替報ビットを網側で識別可能な替報信号にそれぞれ変換する替報変換手段と、
 前記バッファ手段から読み出されたデータ列により形成される多重化信号に前記替報変換手段からの替報信号を付加して、専用線により伝送する所定のフレームとして形成するフレーム形成手段とを含むことを特徴とする多重化装置。

【請求項2】 請求項1に記載の多重化装置において、前記替報検出手段は、端末からのデータを終端した際に、その同期ずれあるいはデータ誤りに基づいて端末との間の伝送路の異常を検出し、それら異常を表わす替報ビットを生成する替報ビット生成機能を含むことを特徴とする多重化装置。

【請求項3】 請求項1または請求項2に記載の多重化装置において、前記制御手段は、前記バッファ手段のいずれのアドレスにいずれの端末からのデータを割り付けるかをあらかじめ記憶した端末位置記憶手段を含み、該端末位置記憶手段に基づいて前記データ選択手段および前記替報ビット選択手段を制御して前記記憶手段の所定のアドレスにそれぞれの端末からのデータおよび替報ビットをそれぞれ割り付けることを特徴とする多重化装置。

【請求項4】 請求項1ないし請求項3のいずれかに記載の多重化装置において、前記替報変換手段は、端末の種別を表わす種別ビットがあらかじめ記憶された種別ビット記憶手段と、該種別ビット記憶手段からの種別ビッ

2

トと前記バッファ手段からの替報ビットに基づいてこれらを替報信号に変換する変換テーブルとを含み、前記種別ビット記憶手段は、前記制御手段の制御の下に前記バッファ手段から替報ビットが読み出される際にそのアドレスに基づいて対応の端末の種別ビットが読み出されることを特徴とする多重化装置。

【請求項5】 請求項1ないし請求項4のいずれかに記載の多重化装置において、前記フレーム形成手段は、前記替報変換手段からのそれぞれの端末毎の替報信号を複数のフレームから構成されるマルチフレームの所定の位置にそれぞれ割り付けることを特徴とする多重化装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、多重化装置に係り、特に、たとえば企業等において高速ディジタル専用線を利用する際に用いて好適な多重化装置に関するものである。

【0002】

【従来の技術】 近年、通信網のディジタル化が図られ、電話網からデータ通信網まであらゆるサービス網が統合されつつある。この場合、ユーザ端末を網に接続する際には、所定の網終端装置、いわゆるDSU(digital service unit)を加入者宅に設置して、網から提供されるデジタル加入者線を終端していた。これにより、デジタル加入者線を収容する網のノード装置では、網終端装置からの保守管理情報に基づいてデジタル加入者線の運用および管理をしていた。

【0003】 一方、企業等においては、構内の複数の端末を時分割多重化装置に収容して、これにより多重化したデータを専用線を介して他の地域に伝送するものが知られている。この場合、上記のようなデジタル網から提供される、たとえば高速ディジタル専用線を利用する際には、上記と同様に網から提供される網終端装置が構内に設置されて、この網終端装置を介して多重化装置と高速ディジタル専用線を接続していた。

【0004】 すなわち、上記のような多重化装置では、複数の端末からのデータを所要の伝送フレームに多重化する。多重化されたデータは、網終端装置により終端されてその全体の多重化信号について、保守運用情報が附加されて網に伝送される。網側では、その専用線を収容するノード装置により保守運用情報を検出して高速ディジタル専用線の運用および管理をしていた。

【0005】

【発明が解決しようとする課題】 ところで、上述した従来の技術では、加入者が単独の端末である場合については、網終端装置によりそのデータを終端することにより異常を検出して、網側のノード装置に通知することができる。しかし、多重化装置を介して複数の端末を収容する場合には、いずれの端末において異常が発生したかを網終端装置により検出することができなかった。特に、

3

専用線のように呼が固定的に設定されている場合は、それらのシグナリング情報が送出されないので、網側ではその特定が困難であった。また、構内において複数の端末を多重化装置に収容する場合、その収容形態が様々であり、さらに端末毎の異常を検出することが困難になるという問題があった。

【0006】本発明は、上記のような課題に鑑みてなされたものであり、複数の端末からのデータを多重化する際にそれぞれの端末の状態を網側のノード装置に有効に通知することができる多重化装置を提供することを目的とする。

【0007】

【課題を解決するための手段】本発明による多重化装置は上述の課題を解決するために、複数の端末からのデータを多重化して、その多重化信号を所定の通信網に接続された専用線を介して伝送する多重化装置において、それぞれの端末からのデータを入力する入力手段(10)であって、それぞれのデータを終端して端末側の異常を表わす警報ビットをそれぞれ検出する警報検出手段(102A～102N)を含む入力手段と、入力手段からのそれぞれのデータを多重化する際の所定の順序により選択するデータ選択手段(12)と、データ選択手段により選択したデータの順序に応じて警報検出手段によって検出した警報ビットをそれぞれ選択する警報ビット選択手段(14)と、データ選択手段からのデータおよび警報ビット選択手段からの警報ビットを一時蓄積するバッファ手段(16)と、データ選択手段およびバッファ手段を制御して所定の並びの多重化信号を形成する制御手段であって、さらに警報ビット選択手段およびバッファ手段を制御して警報ビット選択手段により選択した警報ビットをそれぞれバッファ手段の対応のデータを記憶した対応のアドレスに書き込みおよび読み出す制御手段(18)と、バッファ手段からデータとともに読み出された警報ビットを網側で識別可能な警報信号にそれぞれ変換する警報変換手段(20)と、バッファ手段から読み出されたデータ列により形成される多重化信号に警報変換手段からの警報信号を付加して、専用線により伝送する所定のフレームとして形成するフレーム形成手段(22)とを含むことを特徴とする。

【0008】この場合、警報検出手段(102A～102N)は、端末からのデータを終端した際に、その同期ずれあるいはデータ誤りに基づいて端末との間の伝送路の異常を検出し、それら異常を表わす警報ビットを生成する警報ビット生成機能を含むとよい。

【0009】また、制御手段(18)は、バッファ手段のいずれのアドレスにいずれの端末からのデータを割り付けるかをあらかじめ記憶した端末位置記憶手段(190)を含み、その端末位置記憶手段に基づいてデータ選択手段および警報ビット選択手段を制御して記憶手段の所定のアドレスにそれぞれの端末からのデータおよび警

4

報ビットをそれぞれ割り付けると有利である。

【0010】さらに有利には、警報変換手段(20)は、端末の種別を表わす種別ビットがあらかじめ記憶された種別ビット記憶手段(204)と、種別ビット記憶手段からの種別ビットとバッファ手段からの警報ビットに基づいてこれらを警報信号に変換する変換テーブル(206)とを含み、種別ビット記憶手段は、制御手段の制御の下にバッファ手段から警報ビットが読み出される際にそのアドレスに基づいて対応の端末の種別ビットが読み出されるとよい。

【0011】また、フレーム形成手段(22)は、警報変換手段からのそれぞれの端末毎の警報信号を複数のフレームから構成されるマルチフレームの所定の位置にそれぞれ割り付けるとよい。

【0012】

【発明の実施の形態】次に、添付図面を参照して本発明による多重化装置の実施の形態を詳細に説明する。図1には、本発明による多重化装置の一実施形態が示されている。本実施形態による多重化装置は、たとえば企業等の構内に設置されて複数の端末を収容する多重化装置であり、本実施形態では、たとえば所定の通信事業者から提供された6.3Mbpsの高速デジタル専用線により伝送する多重化信号を形成する時分割多重化装置を例に挙げて説明する。特に、本実施形態では、それぞれの端末からのデータを終端してそれらの警報情報を網側のノード装置においてそれぞれの端末毎に識別可能な情報を変換して通知する網終端機能を含む点が主な特徴点である。

【0013】より詳細には、本実施形態による多重化装置は、図1に示すように、入力変換部10と、データセレクタ回路12と、警報セレクタ回路14と、バッファメモリ16と、多重化制御部18と、警報変換部20と、出力変換部22とを含む。入力変換部10は、所定のデータ端末が接続される複数の低速側入力100A～100Nを含み、これらを介して入力するデータをそれぞれのフレーム毎に同期をとつて高速側のフレームと同様の速度にそれぞれ変換する変換回路である。本実施形態では図に示すように、複数のフレーム終端回路102A～102Nと、複数の速度変換回路104A～104Nと、複数のデータ側のシリアル-パラレル変換回路(S/P)106A～106Nと、警報側のシリアル-パラレル変換回路108A～108Nとを含む。低速側入力100A～100Nには、(64×n)kbpsのデータ端末がN台、たとえば6.4kbps端末で最大96台まで、または1.5Mbps端末で最大4台まで、あるいは2.0Mbps端末で最大3台まで収容される。有利には、6.4kbps～2.0Mbpsのデータ端末が混在して合計6.144Mbpsまで収容可能となっている。ちなみに、1.5Mbps端末または2.0Mbps端末などの6.4kbpsを越える容量の端末は、映像端末などの広帯域端末の他、64

50

kbpsをn多重した多重化装置を含む。

【0014】フレーム終端回路102A～102Nは、端末からのデータをそれぞれのフレーム毎に終端して伝送データおよび警報情報を検出するインターフェース回路であり、本実施形態では、データの同期はずれおよびCRC符号などによる符号誤りを検出して、端末側の異常を表わす警報ビットを生成する警報ビット生成機能を有する警報検出回路である。たとえば、警報ビットは、4ビットにより表わされて、端末故障または伝送路故障あるいはそれとのエラーの発生状況など16種類の警報を識別可能となっている。終端された伝送データはそれぞれデータ速度変換回路104A～104Nに供給され、警報ビットは警報側のシリアルーパラレル変換回路108A～108Nにそれぞれ供給される。

【0015】データ速度変換回路104A～104Nは、フレーム終端回路102A～102Nを介してそれぞれ所定の速度によりビットシリアルに入力するデータをフレーム毎に順次蓄積して高速に読み出す入力バッファであり、読み出されたデータは対応のシリアルーパラレル変換回路106A～106Nに順次供給される。データ側のシリアルーパラレル変換回路106A～106Nは、速度変換回路104A～104Nからのシリアルデータを8ビットパラレルに変換する変換回路であり、変換されたパラレルデータはデータセレクタ回路12に順次供給される。警報側のシリアルーパラレル変換回路108A～108Nは、フレーム終端回路102A～102Nからの警報ビットを4ビットパラレルに変換する変換回路であり、変換されたパラレルの警報ビットは警報セレクタ回路14に順次供給される。

【0016】データセレクタ回路12は、多重化制御部18の制御の下に、入力変換部10を介して入力するそれぞれの端末からのデータを8ビットのタイムスロット毎に時分割する時分割回路であり、本実施形態では、入力変換部10のデータ側のシリアルーパラレル変換回路106A～106Nからのパラレルデータを所定の順序により選択的に入力してバッファメモリ16に供給する多入力1出力のセレクタ回路である。警報セレクタ回路14は、入力変換部10の警報側のシリアルーパラレル変換回路108A～108Nからの4ビットパラレルの警報ビットを所定の順序により選択的に入力してバッファメモリ16に供給する多入力1出力のセレクタ回路であり、本実施形態では、多重化制御部18の制御の下にデータセレクタ回路12の選択順序に応じて、その選択したデータに対応する端末毎の警報ビットを選択する選択回路である。たとえば、データ側の第1のシリアルーパラレル変換回路106Aからのデータが選択されている際には、これに対応する警報側の第1のシリアルーパラレル変換回路108Aからの警報ビットが選択される。

【0017】バッファメモリ16は、データセレクタ回路12からのデータおよび警報セレクタ回路14からの

警報ビットを一時蓄積する記憶回路であり、本実施形態では多重化制御部18の制御の下にそれぞれの端末毎のデータおよび警報ビットが対応のアドレスにそれぞれ書き込みおよび読み出される。たとえば、本実施形態では、少なくとも12(ビット)×96の記憶領域が2フレーム分用意され、それぞれのアドレス毎に上位8ビットがデータに割り当てられ、下位4ビットがそのデータに対応する警報ビットに割り当てられる。それぞれの記憶領域は、1フレーム毎に書き込みおよび読み出しが交互に切り替えられる。読み出されたデータは出力変換部22に供給され、警報ビットは警報変換部20を介して出力変換部22に供給される。

【0018】多重化制御部18は、セレクタ回路12, 14の選択制御ならびにバッファメモリ16の書き込み制御および読み出し制御をそれぞれ司る制御回路であり、本実施形態では、図に示すように、ライトアドレス制御回路182と、リードアドレス制御回路184と、主制御回路(CPU)186とを含む。ライトアドレス制御回路182は、主制御回路186の制御の下に、データセレクタ回路12および警報セレクタ回路14にそれぞれ選択信号を供給するセレクタ制御機能を含み、その際、選択されたデータおよび警報ビットをバッファメモリ16に書き込むための書き込み先アドレスをライトクロックWCKに応じて生成する書き込み制御回路である。

【0019】リードアドレス制御回路184は、主制御回路186の制御の下に読み出しアドレスを生成して、バッファメモリ16に蓄積されたデータおよび警報ビットをそれぞれ読み出す読み出し制御回路であり、本実施形態では、バッファメモリ16への読み出しアドレスと同様のアドレス、つまりいずれの端末からのデータに対応する警報ビットであるかを表わす読み出しアドレスを警報変換部20に供給して指示する端末指示機能を含む。主制御回路186は、ライトアドレス制御回路182およびリードアドレス制御回路184を制御して所定の多重化規則に従ってデータを多重化する主制御部であり、本実施形態では、入力変換部10のいずれの低速側入力100A～100Nにいずれの種類の端末が収容されているかを表わす種別ビットを警報変換部20の警報種別メモリ204にあらかじめ登録しておく登録制御機能を含む。

40 たとえば、主制御回路186には、図示しない入力装置が接続されて、初期設定の際あるいは端末位置を変更した際に、それらの端末の種別ビットの登録を行なう。

【0020】警報変換部20は、バッファメモリ16から読み出された警報ビットにより表わす端末毎の警報情報を網側で識別可能な警報信号に変換する変換回路であり、本実施形態では、警報種別メモリ204と、警報変換テーブル206とを含む。警報種別メモリ204は、収容された端末の種別を表わす種別ビットがその収容位置に応じてあらかじめ登録された記憶回路であり、本実施形態では、制御部18のリードアドレス制御回路18

50

4からの読み出しあドレスに基づいてその警報ビットに対応する端末の種別ビットが読み出される。種別ビットは、たとえば4ビットにより表わされて、16種類までの端末の種別を識別可能となっている。端末種別としては主に端末の伝送容量あるいは発信情報の種類などを含む。警報変換テーブル206は、バッファメモリ16から読み出された警報ビットおよび警報種別メモリ204から読み出された種別ビットに基づいて、それらを網側のノード装置により識別可能な警報信号に変換する変換回路であり、本実施形態ではたとえば、図2に示すように、4ビットの警報ビット(1~4)および4ビットの種別ビット(A~D)を読み出しあドレスとして受けて、そのアドレスにより指示された伝送路警報データ(d0~d7)が警報信号として読み出される記憶回路である。警報信号は、たとえば8ビットにより表わされて、警報別および端末種別により256種類記憶されている。変換された警報信号は出力変換部22に供給される。

【0021】図1に戻って、出力変換部22は、バッファメモリ16からのデータと警報変換部20からの警報信号とを受けて、これらを専用線により伝送する所定の伝送フレームに形成して出力する出力回路であり、本実施形態では、データ側のパラレルシリアル変換回路

(P/S)222と、警報側のパラレルシリアル変換回路(P/S)224と、フレーム生成回路226とを含む。データ側のパラレルシリアル変換回路222は、バッファメモリ16から8ビットパラレルに読み出されたデータをビットシリアルに変換する変換回路である。警報側のパラレルシリアル変換回路224は、警報変換部20から8ビットパラレルに読み出された警報信号をビットシリアルに変換する変換回路である。フレーム生成回路226は、たとえば図3に示すように、1フレーム当たり96タイムスロット(TS)の多重化データに、2タイムスロットのステータスピット(ST)および5ビットのフレームピット(F)を付加して6.3Mbpsの伝送フレームを形成するフレーム形成回路であり、本実施形態では、2タイムスロット×64マルチに形成されたステータスピットSTにおいて、各端末が多重化されるタイムスロットに対応したビットに警報信号を挿入する。もちろん、ステータスピットSTにはフレーム同期信号を含み、他に96TS毎のパリティビットが付加される。フレームピットFは4マルチにより構成され、6Mインターフェースに関する通知ビットおよびCRCビットなどが含まれる。

【0022】上記のような構成において、まず、管理者は、初期設定の際あるいは端末位置を変更した際に入力変換部10のいずれの低速側入力100A~100Nにいずれの種別の端末が収容されているかを主制御回路186を介して登録しておく。この際、主制御回路186では、その多重化順序に応じて警報変換部20の警報種

別メモリ204に、それぞれの端末毎のデータ位置に従ってそれぞれの端末毎の種別ビットをあらかじめ書き込んでおく。次に、動作状態において、それぞれの端末からのデータが入力変換部10に供給されると、フレーム終端回路102A~102Nでは、低速側入力100A~100Nを介して入力するデータをそれぞれフレーム毎に終端して、その同期検出および誤り検出を実行して、端末側に異常が発生しているか否かを検出しつつ、それぞれ同期をとったデータを速度変換回路104A~104Nにそれぞれ供給する。その際、端末側に異常が発生していると、フレーム終端回路102A~102Nでは、その異常を表わす警報ビットを生成して対応の警報側のシリアルパラレル変換回路108A~108Nに供給する。たとえば、第2の入力100Bからのデータに同期はずれが発生しているとすると、その警報ビットが第2の警報側シリアルパラレル変換回路108Bに供給される。

【0023】一方、フレーム終端回路102A~102Nにより終端されたデータは、データ速度変換回路104A~104Nにおいて順次蓄積されてそれぞれ高速に読み出されてデータ側のシリアルパラレル変換回路106A~106Nに順次供給される。これにより、それぞれの端末からのデータがデータ側のシリアルパラレル変換回路106A~106Nにより8ビットパラレルに変換されて、データセレクタ回路12に順次供給される。他方、警報セレクタ回路14には、たとえば上記のように第2のフレーム終端回路102Bにより検出された警報ビットが第2のシリアルパラレル変換回路108Bにおいて4ビットパラレルに変換されて供給される。

【0024】次に、主制御回路186の制御の下にライトアドレス制御回路182からデータセレクタ回路12および警報セレクタ回路14に選択信号が供給されると、データセレクタ回路12ではたとえば第1~第Nの順にシリアルパラレル変換回路106A~106Nからのデータを選択し、同様に、警報セレクタ回路14では第1~第Nの順にシリアルパラレル変換回路108A~108Nからの警報ビットを選択する。この場合、データセレクタ回路12により第2のシリアルパラレル変換回路106Bからのデータを選択すると、これに応動して警報セレクタ回路14では第2のシリアルパラレル変換回路108Bからの警報ビットを選択して、それぞれバッファメモリ16に供給する。

【0025】次に、バッファメモリ16に、ライトアドレス制御回路182から書き込みアドレスがライトクロックWCKに応動して供給されると、データセレクタ回路12により順次選択されたデータと警報セレクタ回路14により選択された警報ビットがそのアドレスに順次蓄積される。次に、バッファメモリ16にたとえば96タイムスロット分のデータが蓄積されると、主制御回路186はリードアドレス制御回路184を駆動してバッフ

アメモリ16に所定の順序により読み出しアドレスを供給する。これにより、バッファメモリ16から読み出されたデータは順次出力変換部22に供給され、これとともにバッファメモリ16から読み出された警報ビットは警報変換部20に供給される。この際、リードアドレス制御回路184からその読み出し順序に応じていずれの端末からのデータを読み出したかを区別するアドレスが警報変換部20の警報種別メモリ204に供給されて、たとえば、第2の端末からのデータとともにその警報ビットが読み出されると、警報種別メモリ204から第2の端末の種別を表わす種別ビットが読み出されて警報変換テーブル206に供給される。

【0026】次に、警報変換テーブル206にバッファメモリ16から読み出された警報ビットと警報種別メモリ204からの種別ビットが供給されると、これらのビットにより表わされるアドレスによって指定された警報信号が警報変換テーブル206から読み出されて出力変換部22に供給される。一方、バッファメモリ16から読み出されたデータは、出力変換部22のパラレルシリアル変換回路222によりビットシリアルに変換されてフレーム生成回路226に供給され、フレーム生成回路226により96タイムスロットのデータフレームが形成される。この際、警報変換テーブル206から読み出された警報信号は、パラレルシリアル変換回路224によりビットシリアルに変換されてフレーム生成回路226に供給される。この結果、フレーム生成回路226は、たとえばデータフレームの第2のタイムスロットのデータに対応して警報信号を受けると、これをたとえばその位置に対応した所定のマルチフレームのステータスピットに挿入して、専用線により伝送するフレームを形成する。形成された伝送フレームは、専用線を介して網に伝送される。これにより、網のノード装置では、マルチフレームのステータスピットの位置からいずれの端末かを検出して、その警報信号により表わされる警報の種類および端末の種別を識別して、たとえば第2の端末において異常が発生していることを検出する。

【0027】以下同様に、端末側において異常が発生すると、入力変換部10のフレーム終端回路102A～102Nによってその異常を検出して警報ビットを生成し、警報側のシリアルパラレル変換回路108A～108Nに供給する。シリアルパラレル変換回路108A～108Nからの警報ビットは、データセレクタ回路12においてその対応のデータを選択する際に、警報セレクタ回路14によって選択されて、バッファメモリ16にそのデータと同じアドレスに書き込まれて、さらにそのデータとともに読み出される。データとともに警報ビットが読み出されると、リードアドレス制御回路184の読み出し制御により警報種別メモリ204からその端末の種別ビットが読み出されて警報変換テーブル206に供給され、警報ビットおよび種別ビットで表わされるアド

レスにより警報変換テーブル206からそれらに対応する警報信号が読み出されて出力変換部22に供給される。これにより、出力変換部22では、バッファメモリ16からのデータを専用線により伝送する多重化フレームに形成した際に、警報変換部20からの警報信号をその端末位置に応じて所定のマルチフレームのステータスピットに挿入して、これを専用線に送出する。この結果、網側のノード装置では、専用線を介して伝送されるステータスピットを検出して、そのステータスピットのマルチフレームでの位置からいずれの端末かを検出して、その警報信号により表わされる警報の種類および端末の種別を識別して、いずれの端末においてどのような異常が発生しているかを検出する。

【0028】以上のように本実施形態の多重化装置によれば、端末側において発生した異常をそれぞれフレーム終端回路102A～102Nにより検出して、その警報ビットをデータセレクタ回路12に応動した警報セレクタ回路14により端末毎のデータに対応して選択して、バッファメモリ16に対応のデータとともに書き込みおよび読み出すので、多重化したデータを読み出す際にそのデータに対応した警報ビットを的確に読み出すことができる。その際、リードアドレス制御回路184の制御により端末毎にあらかじめ記憶された種別ビットを警報種別メモリ204から読み出してこれら警報ビットおよび種別ビットにより表わす警報情報を警報変換テーブル206により網側において識別可能な警報情報に有効に変換することができる。さらに、出力変換部22では、フレーム生成回路226において端末毎のデータに応動して警報信号を受けて、これをマルチフレームにより表わすステータスピットの所定の位置に割り付けて伝送するので、網のノード装置ではマルチフレームのステータスピットの位置からいずれの端末の警報信号であるかを検出することができ、警報信号の内容からどのような端末にどのような異常が発生したかを有効に識別することができる。したがって、複数の端末からのデータを多重化して所定のデジタル網に接続された高速デジタル専用線を介して伝送する場合に、他の加入者と同様に保守および管理を網側において有効に実施することができる。

【0029】次に、図4には本発明による多重化装置の他の実施形態が示されている。本実施形態においては、たとえば図5に示すように、企業内の複数の区域a～hにそれぞれ分散して配置された複数の端末TEからのデータを端末多重化装置50a～50hにより多重化して、さらにその中から実際に配置された端末TEからのデータのみを専用線多重化装置60により選択して高速デジタル専用線300により伝送する多重化フレームに形成する場合を例に挙げて説明する。特に、本実施形態による多重化装置60は、端末多重化装置からの有効データの位置をあらかじめ記憶したデータカウントメモ

リ190と、バッファメモリ16のいずれのアドレスに、いずれの端末TEからのデータを割り付けるかをあらかじめ記憶したライトアドレスメモリ194と、を含み、その割り付け位置に対応して警報変換部20の警報種別メモリ204に端末毎の種別を表わす種別ビットがあらかじめ登録される点が主な特徴点である。なお、図4において、図1と同様の部分には同符号を付してその説明は簡略化する。

【0030】図5を参照すると、本実施形態では、たとえば8つの区域a～hに、それぞれ64kbps端末TEが所望の台数づつ配置されている。たとえば、区域aに10台、区域bに3台、区域cに3台、区域dに3台、区域eに5台、区域fに25台、区域gに4台、区域hに5台づつ合計89台の64kbps端末TEが配置されており、全端末数は、6.3Mbpsの専用線300の伝送フレームに収容可能な64kbps端末が96台以下の端末数となっている。もちろん、全端末の伝送容量が6.3Mbps以下であれば、それぞれの区域の端末数は任意の数でよい。また、たとえば、区域b, fなどには24台または32台の64kbps端末の代わりに1.5Mbpsあるいは2.0Mbpsの端末が収容されていてもよい。それぞれの区域a～hに配置された端末TEは、それぞれ端末多重化装置50a～50hに収容される。

【0031】端末多重化装置50a～50hは、複数の端末TEからのデータを時分割多重して伝送するそれぞれ周知の時分割多重化装置であり、本実施形態では、それぞれの区域a～hの所定の個所に設置されて、その区域に配置された端末容量以上の端末TEを収容可能なそれぞれ多重化装置である。より具体的には、たとえば区域aの端末多重化装置50aは、64kbps端末を24台分収容可能なそれぞれ低速側入力を有し、その区域aに配置された10台の64kbps端末TEが任意の入力にそれぞれ接続されている。その高速側には、端末が接続されていない空きデータを含む24台分のデータが時分割多重された24タイムスロットのフレームを伝送する1.5Mbpsの伝送容量を有する伝送線52aが接続されている。この場合、1.5Mbpsの伝送フレームには、フレーム同期信号が付加され、さらに符号誤りを検出可能なCRC符号などが含まれている。

【0032】同様に、区域b, d, e, g, hには、区域aの端末多重化装置50Aと同様な64kbps端末を24台分収容可能な時分割多重化装置50b, 50d, 50e, 50g, 50hがそれぞれ設置されて、その区域の端末TEを低速側入力にそれぞれ収容し、高速側に1.5Mbpsの伝送線52b, 52d, 52e, 52g, 52hがそれぞれ接続されている。一方、区域cの端末多重化装置50cは、64kbps端末を96台分収容可能な時分割多重化装置であり、低速側入力に34台の64kbps端末TEを収容して、高速側に6.3Mbpsの伝送線52cが接続されている。また、区域fの端末多重化装

置50fは、64kbps端末を32台分収容可能な時分割多重化装置であり、低速側に25台の端末TEを収容して、高速側に2.0Mbpsの伝送線52fが接続されている。それぞれの端末多重化装置50a～50hに収容された伝送線52a～52hは、それぞれ本実施形態による専用線多重化装置60の低速側入力に接続されている。

【0033】本実施形態による専用線多重化装置60は、端末多重化装置50a～50hを介して伝送される

- 10 それぞれの区域a～hの端末TEからのデータを専用線300に多重化して伝送する多重化装置であり、本実施形態では、それぞれ低速側入力に接続された伝送線52a～52hからのフレームのうちそれぞれの実際に配置されている端末TEに対応するスロットのデータを選択して、専用線300により伝送するフレームにそれぞれ割り付ける多重化装置である。より具体的には、本実施形態による専用線多重化装置60は、上記実施形態と同様に、入力変換部10と、データセレクタ回路12と、警報セレクタ回路14と、バッファメモリ16と、多重化制御部18と、警報変換部20と、出力変換部22とを含む。この中で上記実施形態と異なる点は、多重化制御部18に、バッファメモリ16のいずれのアドレスに、いずれの端末TEからのデータを割り付けるかをあらかじめ記憶した端末位置記憶手段としてのライトアドレスメモリ194を含む点であり、本実施形態では、多重化制御部18は、データカウントメモリ190と、データカウント制御回路192と、ライトアドレスメモリ194と、リードアドレスカウンタ196と、主制御回路(CPU)198とを含む。データカウントメモリ190は、データセレクタ回路12において選択するスロットの順序があらかじめ記憶された記憶回路であり、本実施形態では、たとえば図6に示すように、低速側のフレームの第1タイムスロットTS1から順次空きスロットを除く選択するチャネルの番号を表わす情報を記憶している。たとえば、第1タイムスロットTS1では、チャネルCH7のスロットを除くチャネルCH1からチャネルCH8までの番号を順次記憶し、第2タイムスロットでは第1のタイムスロットTS2と同様のチャネルの番号をその順序で記憶し、第3タイムスロットではチャネルCH3, 5, 8を除くチャネルCH1からチャネルCH7までを順次記憶し、以下同様に第4タイムスロットTS4から第96タイムスロットTS96まで、それぞれ空きスロットを除く順次選択するチャネルの番号を記憶している。その記憶内容は、それぞれの区域a～hにおいて端末TEの増減があった際に、主制御回路198を介して書換可能となっている。データカウントメモリ190からの選択順序を表わす情報は、データカウント制御回路192に供給される。
- 【0034】データカウント制御回路192は、データカウントメモリ190からの情報に基づいてデータセレ
- 50

クタ回路12および警報セレクタ回路14にいずれのデータおよび警報ビットを選択するかを表わす選択信号を供給するセレクタ制御回路であり、本実施形態では、データセレクタ回路12および警報セレクタ回路14にそれぞれのタイムスロット毎に選択信号を供給した際にこれに応動するタイミング信号をライトアドレスメモリ194に供給する。ちなみに、選択されないスロットのデータは、データセレクタ回路12において破棄される。ライトアドレスメモリ194は、バッファメモリ16に書込みアドレスを供給する書込み制御回路であり、本実施形態では、データカウント制御回路192からのタイミング信号に応動してその書込みアドレスをバッファメモリ16に供給する。リードアドレスカウンタ196は、バッファメモリ16に読み出しアドレスを供給する読み出し制御回路であり、本実施形態では、専用線300の伝送速度6.3Mbpsに応動したリードクロックRCKに基づいて順次更新した読み出しアドレスをバッファメモリ16に供給し、これと同様のアドレスを警報種別メモリ204へ供給する。主制御回路198は、初期設定の際または端末の増減があった際に、データカウントメモリ190への端末多重化装置からの有効データの情報の登録およびライトアドレスメモリ194への端末毎のデータ位置を表わす情報の登録およびそのデータ位置に対応した端末毎の種別ビットの警報種別メモリ204への登録を制御する位置登録制御回路を含む。

【0035】上記のような構成において、まず、それぞれの区域a～hでは、それぞれの端末TEからのデータが端末多重化装置50a～50hにより時分割されてそれぞれのフレームに割り付けられる。たとえば、区域aでは、図6に示すように、1フレーム当たり24タイムスロットのフレームに、第1の端末TEからのデータがその接続されたチャネルCH1-1となる第1タイムスロットTS1に割り付けられ、第2の端末TEからのデータがチャネルCH1-2となる第2タイムスロットTS2に割り付けられ、以下第3～第10の端末TEからのデータがそれぞれ接続された位置に相当するタイムスロットにそれぞれ割り付けられる。この際、端末が接続されていないタイムスロットは、空きデータとして割り付けられる。それぞれのデータが割り付けられたフレームは、フレーム同期信号およびデータ誤りを検出するCRC符号などが付加されて、伝送線52aを介して専用線多重化装置60に第1のチャネルCH1として伝送される。同様に、区域Bでは、3台の端末TEからのデータが24タイムスロットのフレームにそれぞれ割り付けられて伝送線52bを介して第2のチャネルCH2として専用線多重化装置60に伝送される。

【0036】同様に、区域cでは、34台の端末TEからのデータが96タイムスロットのフレームにそれぞれ割り付けられて伝送線52cを介して第3のチャネルCH3として専用線多重化装置60に伝送される。以下同

様に、区域d, e, g, hでは、それぞれ24タイムスロットのフレームにそれぞれの端末TEからのデータが割り付けられて、それぞれの伝送線52d, 52e, 52g, 52hを介して第4、第5、第7、第8のチャネルCH4, CH5, CH7, CH8として専用線多重化装置60にそれぞれ伝送される。また、区域fでは、32タイムスロットのフレームに25台の端末TEからのデータがそれぞれ割り付けられて、その伝送線52fを介して第6のチャネルCH6として専用線多重化装置60に伝送される。

【0037】次に、それぞれの伝送線52a～52hからそれぞれのチャネルCH1～CH8のフレームを受けた専用線多重化装置60は、入力変換部10のフレーム終端回路102A～102Nによりそれぞれのフレーム毎に終端して、その同期はずれあるいはデータ誤りがあるか否かを検出する。異常があれば、その異常を表わす警報ビットを生成して、これをそのチャネルのデータ位置に同期して警報側のシリアルパラレル変換回路108A～108Nに供給する。一方、終端されたデータは、速度変換回路104A～104Nにより速度変換されて、それぞれのタイムスロットがデータ側のシリアルパラレル変換回路106A～106Nにより順次ビットパラレルに変換される。8ビットパラレルに変換されたデータは、データセレクタ回路12により第1タイムスロットTS1から順次、端末TEに対応するチャネルのデータが選択されてバッファメモリ16に蓄積され、同時に警報ビットが発生している場合は、警報セレクタ回路14によりそのデータに対応した警報ビットが選択されてバッファメモリ16に蓄積される。たとえば、第1タイムスロットTS1ではチャネルCH7の空きデータを除くチャネルCH1からチャネルCH8までのデータが順次選択されて、バッファメモリ16に蓄積される。次いで、第2タイムスロットTS2のそれぞれのチャネルの端末TEに対応するデータが選択されてバッファメモリ16に順次蓄積され、以降、第3～第24のタイムスロットのそれぞれのチャネルの端末TEに対応するデータが選択されてバッファメモリ16にそれぞれ蓄積される。さらに、第25タイムスロットTS25以降では、第32タイムスロットTS32までチャネルCH3とチャネルCH6に端末TEに対応するデータがあれば、それぞれ選択され、第33タイムスロット以降では第96タイムスロットTSまでチャネルCH3の端末TEに対応するデータがそれぞれ選択されてバッファメモリ16に蓄積される。同様に、警報ビットはそれぞれのタイムスロットのデータ位置に応動して選択されてバッファメモリ16に蓄積される。

【0038】これにより、それぞれのチャネルCH1～CH8に対応するデータおよび警報ビットが選択されて、バッファメモリ16に蓄積されると、その蓄積順にデータおよび警報ビットが読み出される。この際、警報

種別メモリ204にはバッファメモリ16への読み出しアドレスと同様のアドレスが供給されて、その読み出したデータに対応する端末の種別ビットが読み出される。読み出されたデータは出力変換部22に順次供給され、警報ビットおよび種別ビットは上記実施形態と同様に警報変換部20により網側のノード装置により識別可能な警報信号に変換されて出力変換部22に供給される。次に、出力変換部22では、パラレルシリアル変換回路222によりデータをビットシリアルに変換してフレーム生成回路226により96タイムスロットのデータフレームを生成し、これにパラレルシリアル変換回路224によりビットシリアルに変換した警報信号を所定のマルチフレームのステータスピットに挿入して専用線300により伝送するフレームを生成する。生成されたフレームは、順次専用線300を介して網に伝送される。網のノード装置では、上記実施形態と同様にマルチフレームのステータスピットの位置から端末毎の警報信号を検出して、その種別および警報を識別して異常を検出する。

【0039】以下同様に、それぞれの区域a～hにおいて、それぞれの端末TEからのデータが端末が接続されていない空きデータとともに端末多重化装置50a～50hにより所定のフレームのタイムスロットに割り付けて、それぞれ伝送線52a～52hを介して専用線多重化装置60に伝送されると、専用線多重化装置60ではそれぞれのフレームから実際に配置されている端末TEのデータのみを選択してバッファメモリ16に蓄積する。この際、専用線多重化装置60では、それぞれの端末多重化装置50a～50hを介して供給されるフレームを終端してチャネルの異常を検出すると、その異常を表わす警報ビットを生成して、これをその端末TEのデータとともにバッファメモリ16に蓄積する。蓄積されたデータおよび警報ビットは同時に読み出されて、データは96タイムスロットのフレームに形成される。警報ビットはその端末の種別ビットとともに警報変換テーブル206により警報信号に変換され、所定のマルチフレームのステータスピットに挿入される。これにより、専用線300による伝送フレームが形成されて、網のノード装置に伝送されると、警報信号が挿入されたステータスピットのマルチフレームでの位置およびその警報信号の内容により、いずれの端末にどのような異常が発生しているかが検出される。

【0040】以上のように本実施形態によれば、専用線多重化装置60によってその低速側のそれぞれのフレームから端末TEに対応するデータのみを選択して、これらを専用線300により伝送するフレームに割り付けて多重化するので、低速側に接続される伝送線52(52a～52h)により伝送されるフレームに端末が接続されない空きスロットが含まれる場合であっても、それらを除いて必要なデータのみを専用線300に多重化することができる。これにより、専用線多重化装置60の低

速側に接続される伝送線52のそれぞれのデータ帯域を任意のものにすことができ、また、その線数も任意の数でよい。したがって、端末TEを配置する区域が多い場合であっても、それぞれの区域に、伝送線52を布設して、端末多重化装置50(50a～50h)をそれぞれ設置することができる。この場合、それぞれの区域に配置される端末数が大きく異なる場合であっても、端末多重化装置60をその区域の端末数に応じた多重化数とすることができる。この結果、複数の区域に、専用線

10 (300) のデータ帯域を越えない範囲であれば、それぞれ任意の数の端末を自在に配置することができる。さらに、端末多重化装置に異常が発生した場合、専用線多重化装置60によりそれぞれの端末毎のデータに対応した警報ビットを検出して、そのデータ位置に応じてバッファメモリ16に書き込みおよび読み出すので、空きデータを除き必要なデータのみを多重化する場合であっても、それぞれのデータに対応した警報情報を出力側に転送して、網側において端末毎に識別可能な警報情報をとることができる。

20 【0041】また、専用線多重化装置60のデータカウントメモリ190およびライトアドレスメモリ194の記憶内容を書換可能としたので、専用線(300)のデータ帯域を越えない範囲であって伝送線52のデータ帯域を越えない範囲であれば、それぞれの装置を設置した後であっても、端末多重化装置50に収容する端末数を任意に増減することができる。さらに、データカウントメモリ190およびライトアドレスメモリ194の書き換えに応じて主制御回路198の制御の下に警報種別メモリ204の端末毎の種別ビットを書き換えるので、それぞれの区域において端末の増減があつて端末位置が変わった場合であっても、それらの警報情報を有効に網に伝達することができる。

30 【0042】なお、図1または図4に示す各実施形態では、専用線300として6.3Mbpsの高速ディジタル専用線を適用した場合を例に挙げて説明したが、本発明においては、そのデータ帯域はいずれの値の専用線を適用してもよい。たとえば、それぞれの区域に配置した全端末数に応じて50Mbpsまたは150Mbpsなどの超高速専用線であつてもよい。

40 【0043】さらに、上記各実施形態では、端末毎のデータおよびこれに対応する警報ビットをバッファメモリ16の同じアドレスに蓄積するようにしたが、本発明においては同様のタイミングにより書き込みおよび読み出すことができる異なるアドレスに蓄積するようにしてもよい。その場合、異なるメモリにそれぞれ蓄積してもよい。また、図4に示す実施形態では、専用線多重化装置60において、データカウントメモリ190に記憶した情報に基づいてデータカウンタ制御回路192からの選択信号によりセレクタ回路12に必要なデータのみを選択させて、そのデータをバッファメモリ16に順次記憶

させるようにしたが、たとえば、セレクタ回路12に空きデータを含むすべてのデータを順次選択させて、そのデータのうちデータカウントメモリ190の情報に基づいてライトアドレスメモリ194を制御して、必要なデータが選択された際にのみバッファメモリ16に書き込みアドレスを供給してそのデータを書き込むようにしてもよい。

【0044】

【発明の効果】以上説明したように本発明の請求項1に係る多重化装置によれば、複数の端末からのデータを多重化して、その多重化信号を所定の通信網に接続された専用線を介して伝送する多重化装置において、それぞれの端末からのデータを入力する入力手段であって、それぞれのデータを終端して端末側の異常を表わす警報ビットをそれぞれ検出する警報検出手段を含む入力手段と、入力手段からのそれぞれのデータを多重化する所定の順序により選択するデータ選択手段と、データ選択手段により選択したデータの順序に応じて警報検出手段によって検出した警報ビットをそれぞれ選択する警報ビット選択手段と、データ選択手段からのデータおよび警報ビット選択手段からの警報ビットを一時蓄積するバッファ手段と、データ選択手段およびバッファ手段を制御して所定の並びの多重化信号を形成する制御手段であって、さらに警報ビット選択手段およびバッファ手段を制御して警報ビット選択手段により選択した警報ビットをそれぞれバッファ手段の対応のデータを記憶した対応のアドレスに書き込みおよび読み出す制御手段と、バッファ手段からデータとともに読み出された警報ビットを網側で識別可能な警報信号にそれぞれ変換する警報変換手段と、バッファ手段から読み出されたデータ列により形成される多重化信号に警報変換手段からの警報信号を附加して、専用線により伝送する所定のフレームとして生成するフレーム生成手段とを含むので、それぞれの端末毎の警報情報を有効に網側のノード装置に通知することができる。したがって、複数の端末からのデータを専用線に多重化して伝送する場合にも、個別のユーザ端末と同様に、それぞれの端末の異常を網側で保守管理することができる優れた効果を奏する。

【0045】また、本発明の請求項2に係る多重化装置によれば、警報検出手段において、端末からのデータを終端した際に、その同期ずれあるいはデータ誤りに基づいて端末との間の伝送路の異常を検出し、それら異常を表わす警報ビットを生成する警報ビット生成機能を含むので、端末の異常あるいはその伝送路の異常に応じた警報情報を有効に生成して網側に伝達することができる。

【0046】また、本発明の請求項3に係る多重化装置によれば、制御手段がバッファ手段のいずれのアドレスにいずれの端末からのデータを割り付けるかをあらかじめ記憶した端末位置記憶手段を含み、その端末位置記憶手段に基づいてデータ選択手段および警報ビット選択手

段を制御して記憶手段の所定のアドレスにそれぞれの端末からのデータおよび警報ビットをそれぞれ割り付けるので、たとえば複数の区域に分散して配置された端末からのデータを多重化したフレームをさらに専用線に多重化する際に、その多重化制御に応じて的確にデータおよび警報ビットを割り付けることができる。したがって、複数の端末の各種の収容形態に応じた多重化およびその管理を有効に実現することができる。

【0047】さらに、本発明の請求項4に係る多重化装置によれば、警報変換手段が端末の種別を表わす種別ビットがあらかじめ記憶された種別ビット記憶手段と、種別ビット記憶手段からの種別ビットとバッファ手段からの警報ビットに基づいてこれらを警報信号に変換する変換テーブルとを含み、種別ビット記憶手段は、制御手段の制御の下にバッファ手段から警報ビットが読み出される際にそのアドレスに基づいて対応の端末の種別ビットが読み出されるので、それぞれの端末の収容位置に応じた警報ビットが読み出される際に的確にその端末の種別を表わす種別ビットを読み出して、これらを網側のノード装置において識別可能な警報信号に変換することができる。

【0048】また、本発明の請求項5に係る多重化装置によれば、フレーム生成手段が警報変換手段からのそれぞれの端末毎の警報信号を複数のフレームから構成されるマルチフレームの所定の位置にそれぞれ割り付けるので、網側のノード装置において警報信号の位置を検出して、いずれの端末の警報であるかを識別することができる。

【図面の簡単な説明】

30 【図1】本発明による多重化装置の一実施形態を示すブロック図である。

【図2】図1の実施形態に適用される警報変換テーブルの内容を示す図である。

【図3】図1の実施形態に適用される6.3Mbpsのフレーム例を示す図である。

【図4】本発明による多重化装置の他の実施形態を示すブロック図である。

【図5】図4の実施形態による多重化装置を適用した構内配線例を示す図である。

40 【図6】図4の実施形態による多重化装置の低速側入力に供給されるフレーム例を示す図である。

【図7】図4の実施形態による専用線多重化装置に対する比較例を示すブロック図である。

【符号の説明】

10 入力変換部

12 データセレクタ回路

14 警報セレクタ回路

16 バッファメモリ

18 多重化制御部

50 20 警報変換部

2.2 出力変換部

102A~102N フレーム終端回路

18.2 ライトアドレス制御部

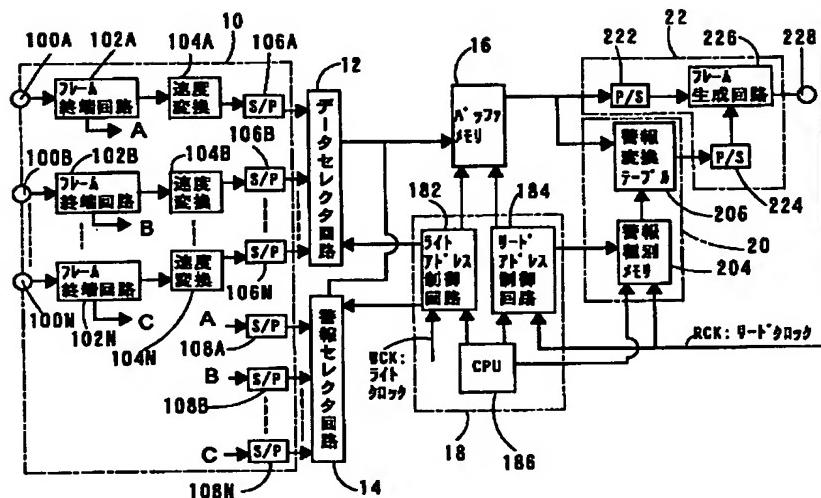
184 リードアドレス制御部

186 主制御部

204 警報種別メモリ

206 警報変換テーブル

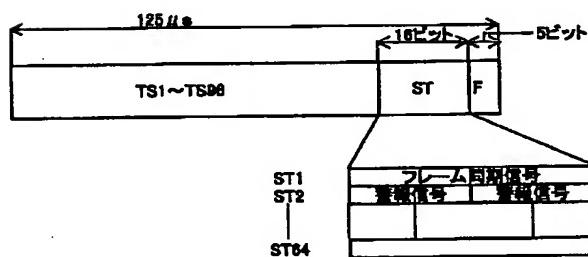
(図1)



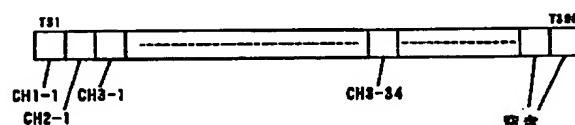
[図2]

音楽変換テーブル								モリ格納データ							
アーピュルメモリアドレス								伝送局番号データ(音楽記号)							
種別ビット		音楽ビット		d7 d6 d5		d4 d3 d2 d1		d0		d7 d6 d5		d4 d3 d2 d1		d0	
A	B	C	D	1	2	3	4	d7	d6	d5	d4	d3	d2	d1	d0
0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1
0	0	0	0	0	0	0	1	0	1	1	1	1	0	0	0
0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0
~	~	~	~	~	~	~	~	~	~	~	~	~	~	~	~
0	1	1	1	0	0	0	0	1	1	1	0	0	0	0	1
~	~	~	~	~	~	~	~	~	~	~	~	~	~	~	~
1	1	1	0	1	1	0	1	0	0	0	0	0	0	0	0
~	~	~	~	~	~	~	~	~	~	~	~	~	~	~	~
1	1	1	1	1	1	1	1	0	0	0	0	1	1	0	0

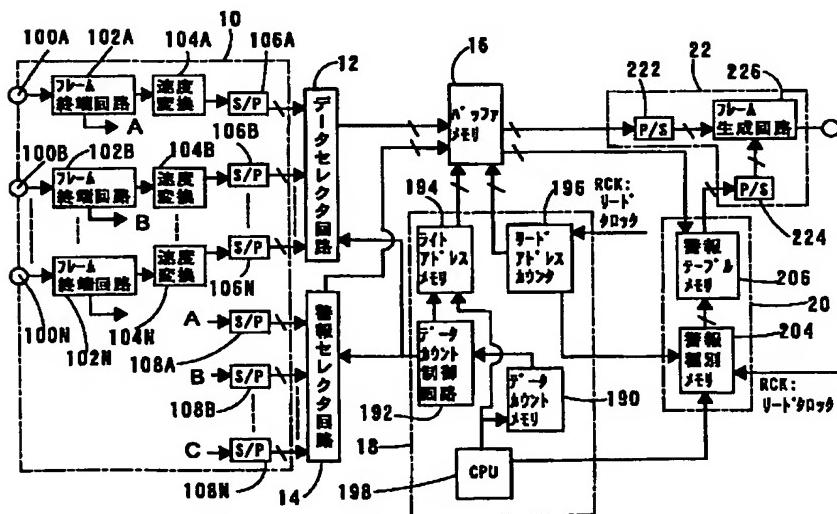
(图3)



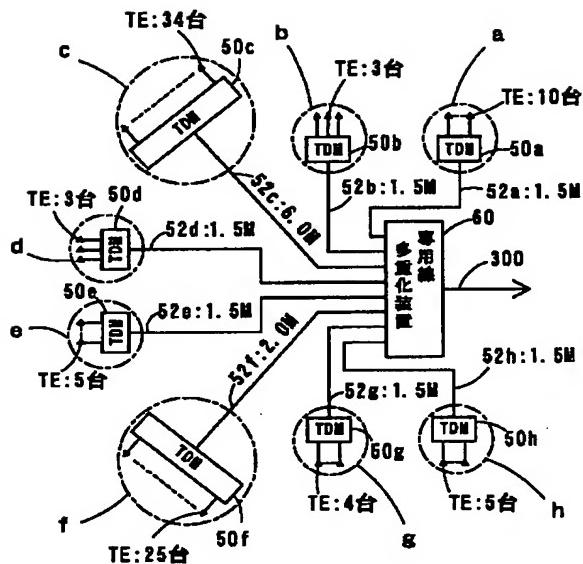
【図7】



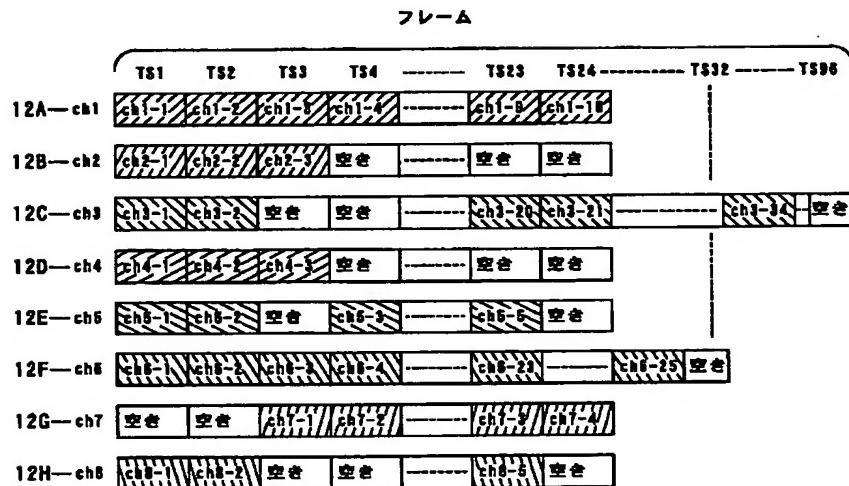
〔図4〕



【図5】



【図6】



フロントページの続き

F ターム(参考) 5K028 AA14 CC05 EE09 KK01 KK12
 MM14 PP03 PP12 PP15 QQ02
 5K035 AA03 AA07 BB03 CC10 EE10
 JJ03 KK01 MM01 MM07 MM09